

**IMAGE PICKUP DEVICE, ITS CONTROLLING METHOD AND STORING MEDIUM****Publication Number:** 2000-253305 (JP 2000253305 A) , September 14, 2000**Inventors:**

- SHIOMI YASUHIKO

**Applicants**

- CANON INC

**Application Number:** 11-053382 (JP 9953382) , March 01, 1999**International Class:**

- H04N-005/232
- G06T-001/00
- H04N-001/19

**Abstract:**

**PROBLEM TO BE SOLVED:** To automatically correct the unbalance of image data simultaneously outputted from plural output terminals by correcting an output signal based on the correlation between output signals outputted from the plural output terminals. **SOLUTION:** The image output of the right half face of an image pickup element 1 is inputted to a CDS/AGC circuit 5 via a CH1 output and the image output of the left half face of the element 1 is inputted to a CDS/AGC circuit 4 via a CH2 output to respectively execute a method such as a correlated double sampling to remove reset noise, etc., included in the output of a CCD, etc., and to operate an AGC circuit for amplifying output to a prescribed signal level. By inputting the output after AGC to A/D conversion circuits 7 and 6, it is converted to a digital signal to obtain outputs being an AD-CH1 and AD-CH2. The output of the AD-CH1 and AD-CH2 are simultaneously inputted to an unbalance quantity calculating circuit 18 to calculate the unbalance quantity between both of the outputs and to determine an optimum correcting quantity. **COPYRIGHT:** (C)2000,JPO

**JAPIO**

© 2004 Japan Patent Information Organization. All rights reserved.

Dialog® File Number 347 Accession Number 6667481

(19)日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開2000-253305

(P2000-253305A)

(43)公開日 平成12年9月14日 (2000.9.14)

(51)Int.Cl.  
H 04 N 5/232  
G 06 T 1/00  
H 04 N 1/19

識別記号

F I  
H 04 N 5/232  
G 06 F 15/64  
H 04 N 1/04

Z 5 B 0 4 7  
4 0 0 E 5 C 0 2 2  
1 0 3 Z 5 C 0 7 2

テマコード\*(参考)

(21)出願番号

特願平11-53382

(22)出願日

平成11年3月1日(1999.3.1)

(71)出願人 000001007

キヤノン株式会社

東京都大田区下丸子3丁目30番2号

(72)発明者 塩見 泰彦

東京都大田区下丸子3丁目30番2号 キヤノン株式会社内

(74)代理人 100076428

弁理士 大塚 康徳 (外2名)

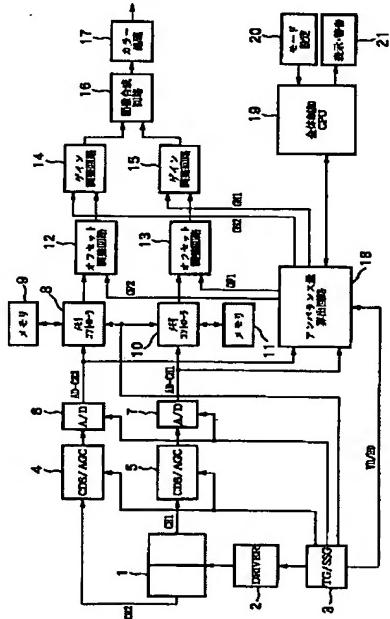
Fターム(参考) 5B047 AA30 BB04 DA06 DC07 DC11  
5C022 AA13 AB19 AB68 AC42 AC69  
5C072 AA01 BA04 BA15 FB17 RA15  
UA11

(54)【発明の名称】 撮像装置及びその制御方法及び記憶媒体

(57)【要約】

【課題】撮像素子の複数の出力端子から同時に输出される画像データーのアンバランスを自動的に補正することができる撮像装置を提供する。

【解決手段】被写体像を電気信号に変換すると共に、電気信号を出力するための複数の出力端子CH1, CH2を有する撮像素子1と、複数の出力端子からそれぞれ出力された複数の出力信号間の相関関係に基づいて、複数の出力端子から出力された出力信号に対して補正処理を行う補正回路12~15, 18とを有する。



**【特許請求の範囲】**

【請求項 1】 被写体像を電気信号に変換すると共に、該電気信号を出力するための複数の出力端子を有する撮像手段と、

該複数の出力端子からそれぞれ出力された複数の出力信号間の相関関係に基づいて、前記複数の出力端子から出力された出力信号に対して補正処理を行う補正手段とを有することを特徴とする撮像装置。

【請求項 2】 前記補正手段は、前記複数の出力端子からそれぞれ出力された複数の出力信号を処理する処理手段と、

前記複数の出力信号に対して、その相関関係を判別し、判別結果に応じて前記処理手段を制御する制御手段とを含むことを特徴とする請求項 1 に記載の撮像装置。

【請求項 3】 前記処理手段からの出力信号を合成して 1 枚の撮像画面を生成する画像合成手段を更に有することを特徴とする請求項 2 に記載の撮像装置。

【請求項 4】 前記制御手段は、前記処理手段から順次出力される複数の画像処理データーを、夫々所定範囲にわたって平均化した結果に基づいて判別を行うことを特徴とする請求項 2 に記載の撮像装置。

【請求項 5】 前記制御手段は、前記複数の出力端子から順次出力される複数の画像処理データーに対して、夫々相関演算を行うことを特徴とする請求項 2 に記載の撮像装置。

【請求項 6】 被写体像を電気信号に変換すると共に、該電気信号を出力するための複数の出力端子を有する撮像手段と、

該複数の出力端子からそれぞれ出力された複数のデーターのうち、一部のデーターの相関関係に基づいて、前記複数の出力端子からの出力信号に対して補正処理を行う補正手段とを有することを特徴とする撮像装置。

【請求項 7】 前記補正手段は、前記複数の出力端子からそれぞれ出力された複数の出力信号を処理する処理手段と、

前記複数の出力端子から順次出力された複数のデーターの一部を選択的に取り込むデーター取り込み手段と、

該データー取り込み手段で取り込んだ複数のデーターに対してその相関関係を判別し、判別結果に応じて前記処理手段を制御する制御手段とを含むことを特徴とする請求項 6 に記載の撮像装置。

【請求項 8】 前記処理手段からの出力信号を合成して 1 枚の撮像画像を生成する画像合成手段を更に有することを特徴とする請求項 7 に記載の撮像装置。

【請求項 9】 前記制御手段は、前記データー取り込み手段で取り込んだ複数のデーターを、夫々平均化した結果に基づいて判別を行うことを特徴とする請求項 6 に記載の撮像装置。

【請求項 10】 前記制御手段は、前記データー取り込み手段で取り込んだ複数のデーターに対して、夫々相関

演算を行うことを特徴とする請求項 6 に記載の撮像装置。

【請求項 11】 被写体像を電気信号に変換すると共に、該電気信号を出力するための複数の出力端子を有する撮像手段と、該撮像手段の複数の出力端子から出力される複数の出力信号を処理する処理手段と、

該処理手段からの出力信号を合成して 1 枚の撮影画像を生成する画像合成手段と、

少なくともキャリブレーションを自動実行する第 1 のモードと、通常の撮影を実行する第 2 のモードに切り替えるモード設定手段と、

該モード設定手段により前記第 1 のモードが選択されている場合に、前記複数の出力端子からそれぞれ出力された複数の出力信号に対して、その相関関係を判別する判別動作を実行し、前記モード設定手段により前記第 2 のモードが選択されている場合に、前記複数の出力端子から出力された複数の出力信号に対して、その相関関係を判別し、判別結果に基づいて前記処理手段を制御する制御手段と、

を具備することを特徴とする撮像装置。

【請求項 12】 被写体像を電気信号に変換すると共に、該電気信号を出力するための複数の出力端子を有する撮像手段と、

該撮像手段の複数の出力端子から出力される複数の出力信号を処理する処理手段と、

該処理手段からの出力信号を合成して 1 枚の撮影画像を生成する画像合成手段と、

少なくともキャリブレーションを自動実行する第 1 のモードと、通常の撮影を実行する第 2 のモードに切り替えるモード設定手段と、

該モード設定手段により前記第 1 のモードが選択されている場合に、前記複数の出力端子からそれぞれ出力された複数の出力信号に対して、その相関関係を判別する判別動作を実行し、その判別結果を撮影者に報告する制御手段と、

を具備することを特徴とする撮像装置。

【請求項 13】 被写体像を電気信号に変換すると共に、該電気信号を出力するための複数の出力端子を有する撮像手段と、

該撮像手段の複数の出力端子から出力される複数の出力信号を処理する第 1 の処理手段と、

該第 1 の処理手段からの複数の出力信号を順次画像データーとして記憶する第 1 の記憶手段と、

前記第 1 の処理手段から順次出力される複数の画像データーの一部を記憶する第 2 の記憶手段と、

前記第 1 の記憶手段に記憶されている複数の画像データーを読み出して処理する第 2 の処理手段と、

該第 2 の処理手段からの複数の出力を合成して 1 枚の撮影画像を生成する画像合成手段と、

該第2の記憶手段に記憶されている複数のデーターの相関関係を判別し、判別結果に応じて前記第2の処理手段の処理方法を制御する制御手段と、  
を具備することを特徴とする撮像装置。

【請求項14】 被写体像を電気信号に変換すると共に、該電気信号を出力するための複数の出力端子を有する撮像手段と、前記複数の出力端子からそれぞれ出力された複数の出力信号を処理する処理手段とを具備する撮像装置を制御するための撮像装置の制御方法であって、前記複数の出力信号に対して、その相関関係を判別し、判別結果に応じて前記処理手段を制御することを特徴とする撮像装置の制御方法。

【請求項15】 被写体像を電気信号に変換すると共に、該電気信号を出力するための複数の出力端子を有する撮像手段と、前記複数の出力端子からそれぞれ出力された複数の出力信号を処理する処理手段と、前記複数の出力端子から順次出力された複数のデーターの一部を選択的に取り込むデーター取り込み手段とを具備する撮像装置を制御するための撮像装置の制御方法であって、前記データ取り込み手段で取り込んだ複数のデーターに対してその相関関係を判し、判別結果に応じて前記処理手段を制御することを特徴とする撮像装置の制御方法。

【請求項16】 被写体像を電気信号に変換すると共に、該電気信号を出力するための複数の出力端子を有する撮像手段と、該撮像手段の複数の出力端子から出力された複数の出力信号を処理する処理手段と、該処理手段からの出力信号を合成して1枚の撮影画像を生成する画像合成手段と、少なくともキャリブレーションを自動実行する第1のモードと、通常の撮影を実行する第2のモードに切り替えるモード設定手段とを具備する撮像装置を制御するための撮像装置の制御方法であって、前記モード設定手段により前記第1のモードが選択されている場合に、前記複数の出力端子からそれぞれ出力された複数の出力信号に対して、その相関関係を判別する判別動作を実行し、前記モード設定手段により前記第2のモードが選択されている場合に、前記複数の出力端子から出力された複数の出力信号に対して、その相関関係を判別し、判別結果に基づいて前記処理手段を制御することを特徴とする撮像装置の制御方法。

【請求項17】 被写体像を電気信号に変換すると共に、該電気信号を出力するための複数の出力端子を有する撮像手段と、該撮像手段の複数の出力端子から出力された複数の出力信号を処理する処理手段と、該処理手段からの出力信号を合成して1枚の撮影画像を生成する画像合成手段と、少なくともキャリブレーションを自動実行する第1のモードと、通常の撮影を実行する第2のモードに切り替えるモード設定手段とを具備する撮像装置を制御するための撮像装置の制御方法であって、前記モード設定手段により前記第1のモードが選択されている場合に、前記複数の出力端子からそれぞれ出力さ

れた複数の出力信号に対して、その相関関係を判別する判別動作を実行し、その判別結果を撮影者に報告することを特徴とする撮像装置の制御方法。

【請求項18】 被写体像を電気信号に変換すると共に、該電気信号を出力するための複数の出力端子を有する撮像手段と、該撮像手段の複数の出力端子から出力された複数の出力信号を処理する第1の処理手段と、該第1の処理手段からの複数の出力信号を順次画像データーとして記憶する第1の記憶手段と、前記第1の処理手段から順次出力される複数の画像データーの一部を記憶する第2の記憶手段と、前記第1の記憶手段に記憶されている複数の画像データーを読み出して処理する第2の処理手段と、該第2の処理手段からの複数の出力を合成して1枚の撮影画像を生成する画像合成手段とを具備する撮像装置を制御するための撮像装置の制御方法であつて、前記第2の記憶手段に記憶されている複数のデーターの相関関係を判別し、判別結果に応じて前記第2の処理手段の処理方法を制御することを特徴とする撮像装置の制御方法。

【請求項19】 被写体像を電気信号に変換すると共に、該電気信号を出力するための複数の出力端子を有する撮像手段と、前記複数の出力端子からそれぞれ出力された複数の出力信号を処理する処理手段とを具備する撮像装置を制御するための制御プログラムを格納した記憶媒体であつて、前記制御プログラムが、前記複数の出力信号に対して、その相関関係を判別し、判別結果に応じて前記処理手段を制御する工程のコードを有することを特徴とする記憶媒体。

【請求項20】 被写体像を電気信号に変換すると共に、該電気信号を出力するための複数の出力端子を有する撮像手段と、前記複数の出力端子からそれぞれ出力された複数の出力信号を処理する処理手段と、前記複数の出力端子から順次出力された複数のデーターの一部を選択的に取り込むデーター取り込み手段とを具備する撮像装置を制御するための制御プログラムを格納した記憶媒体であつて、前記制御プログラムが、前記データ取り込み手段で取り込んだ複数のデーターに対してその相関関係を判し、判別結果に応じて前記処理手段を制御する工程のコードを有することを特徴とする記憶媒体。

【請求項21】 被写体像を電気信号に変換すると共に、該電気信号を出力するための複数の出力端子を有する撮像手段と、該撮像手段の複数の出力端子から出力された複数の出力信号を処理する処理手段と、該処理手段からの出力信号を合成して1枚の撮影画像を生成する画像合成手段と、少なくともキャリブレーションを自動実行する第1のモードと、通常の撮影を実行する第2のモード

ードに切り替えるモード設定手段とを具備する撮像装置を制御するための制御プログラムを格納した記憶媒体であって、

前記制御プログラムが、

前記モード設定手段により前記第1のモードが選択されている場合に、前記複数の出力端子からそれぞれ出力された複数の出力信号に対して、その相関関係を判別する判別動作を実行し、前記モード設定手段により前記第2のモードが選択されている場合に、前記複数の出力端子から出力された複数の出力信号に対して、その相関関係を判別し、判別結果に基づいて前記処理手段を制御する工程のコードを有することを特徴とする記憶媒体。

【請求項22】被写体像を電気信号に変換すると共に、該電気信号を出力するための複数の出力端子を有する撮像手段と、該撮像手段の複数の出力端子から出力される複数の出力信号を処理する処理手段と、該処理手段からの出力信号を合成して1枚の撮影画像を生成する画像合成手段と、少なくともキャリブレーションを自動実行する第1のモードと、通常の撮影を実行する第2のモードに切り替えるモード設定手段とを具備する撮像装置を制御するための制御プログラムを格納した記憶媒体であって、

前記制御プログラムが、

前記モード設定手段により前記第1のモードが選択されている場合に、前記複数の出力端子からそれぞれ出力された複数の出力信号に対して、その相関関係を判別する判別動作を実行し、その判別結果を撮影者に報告する工程のコードを有することを特徴とする記憶媒体。

【請求項23】被写体像を電気信号に変換すると共に、該電気信号を出力するための複数の出力端子を有する撮像手段と、該撮像手段の複数の出力端子から出力される複数の出力信号を処理する第1の処理手段と、該第1の処理手段からの複数の出力信号を順次画像データーとして記憶する第1の記憶手段と、前記第1の処理手段から順次出力される複数の画像データーの一部を記憶する第2の記憶手段と、前記第1の記憶手段に記憶されている複数の画像データーを読み出して処理する第2の処理手段と、該第2の処理手段からの複数の出力を合成して1枚の撮影画像を生成する画像合成手段とを具備する撮像装置を制御するための制御プログラムを格納した記憶媒体であって、

前記制御プログラムが、

前記第2の記憶手段に記憶されている複数のデーターの相関関係を判別し、判別結果に応じて前記第2の処理手段の処理方法を制御する工程のコードを有することを特徴とする記憶媒体。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、デジタルカメラ等で使用する撮像素子に於いて、複数出力から同時にデー

ターを読み出す構造になっている場合に、複数出力間の出力レベルを自動的に判断し複数出力間のアンバランスを取り除くように補正する方法に関するものである。

【0002】

【従来の技術】従来より、図8に示した様な構成のデジタルスチルカメラが知られている。この図の構成の場合は、撮影者自身によるカメラ操作スイッチ101（カメラのメインSW及びリリーズSWで構成）の状態変化を全体制御回路100が検出し、その他の各回路ブロックへの電源供給を開始する。

【0003】撮影画面範囲内の被写体像は、主撮影光学系102及び103を通して撮像素子104上に結像し、この撮像素子104からの電気信号は、CDS/A/GC回路を介して、各画素毎に順々にA/D変換回路106で所定のデジタル信号に変換される。

【0004】ここで撮像素子104は、全体の駆動タイミングを決定しているタイミングジェネレータ108からの信号に基づき、各画素毎の水平駆動並びに垂直駆動のためのドライバー回路107の出力で所定駆動されることにより、画像信号出力を発生する。

【0005】同様に、撮像素子104からの出力をアナログ的に処理を行って所定の信号レベルに変換するCDS/A/GC回路105、並びにA/D変換回路106も上記タイミングジェネレータ108からのタイミングに基づいて動作する。

【0006】A/D変換回路106からの出力は、全体制御CPU100からの信号に基づいて信号の選択を行うセレクタ109を介してメモリーコントローラ115へ入力され、ここでフレームメモリー116へ全ての信号出力を転送する。従って、この場合各撮影フレーム毎の画素データーは、一旦全てフレームメモリー116内に記憶されるため、連写撮影等の場合は全てフレームメモリー116への書き込み動作となる。

【0007】撮影動作終了後は、メモリーコントローラ115の制御により、撮影データを記憶しているフレームメモリー116の内容を、セレクタ109を介してカメラDSP110へ転送する。このカメラDSP110では、フレームメモリー116に記憶されている各撮影データーの各画素データーを基にRGBの各色信号を生成する。

【0008】通常撮影前の状態では、この結果をビデオメモリー111に定期的（各フレーム毎）に転送する事で、モニター表示回路112を介してファインダー表示等を行っている。

【0009】一方、カメラ操作スイッチ101の操作により、撮影動作を撮影者自身が行った場合には、全体制御CPU100からの制御信号によって、1フレーム分の各画素データーをフレームメモリー116から読み出し、カメラDSP110で画像処理を行ってから一旦ワープラムメモリー113に記憶する。

【0010】統いて、ワークメモリー113のデーターを圧縮・伸張回路114で所定の圧縮フォーマットに基づきデーター圧縮し、その結果を外部不揮発性メモリー117（通常フラッシュメモリー等の不揮発性メモリーを使用）に記憶する。

【0011】また、逆に撮影済みの画像データーを観察する場合には、上記外部メモリー117に圧縮記憶されたデーターを、圧縮・伸張回路114を通して通常の撮影素每のデーターに伸張し、その結果をビデオメモリー111へ転送することで、モニター表示回路112を通して行う事が出来る。

【0012】この様に、通常のデジタルカメラでは、撮像素子104からの出力を、ほぼリアルタイムでプロセス処理回路を通して実際の画像データーに変換し、その結果をメモリーないしはモニター回路へ出力する構成となっている。

【0013】一方、上記の様なデジタルカメラシステムに於いて、連写撮影等の能力を向上させる（例えば10駒／秒に近い能力を得る）為には、撮像素子からの読み出し速度を上げる事やフレームメモリー等への撮像素子データーの書き込み速度を上げる等の撮像素子を含めたシステム的な改善が必要である。

【0014】図7はその改善方法の一つとして、CCD等の撮像素子で水平CCDを2分割にした2出力タイプのデバイス構造を簡単に示したものである。

【0015】図7のCCDでは、フォトダイオード部90で発生した各画素毎の電荷をある所定のタイミングで一齊に垂直CCD部へ転送し、次のタイミングで各ライン毎に垂直CCDの電荷を水平CCD92及び93に転送する。

【0016】ここで水平CCD92は、転送クロツク毎にその電荷を左側のアンプ94へ向かって転送し、又水平CCD93は、転送クロック毎にその電荷を右側のアンプ95へ向かって転送することから、このCCDの撮影画像データーは画面の中央を境にして左右真っ二つに分割して読み出されることになる。

【0017】通常上記アンプ94、95はCCDデバイスの中に作り込まれるが、レイアウト的にはかなり離れた位置に来るため、両アンプの相対精度は必ずしも完全に一致するとは限らない。その為、アンプ後の出力を左右それぞれ別々のCDS/AGC回路96、97を通した際に、外部調整手段97及び99によって調整することで左右出力のマッチング性を確保する様にしている。

#### 【0018】

【発明が解決しようとする課題】以上の様に高速な読み出しが実現できる撮像素子として、2つ以上の複数出力から同時に信号を読み出す方法は、今後のデジタルカメラをより銀塩カメラ（既に一眼レフタイプの銀塩カメラでは8駒／秒位のスペックの製品は実現されている）に近づけるためには、必須の技術である。

【0019】しかしながら複数の出を持つということは、スピード的には有利になるものの、出力レベルのマッチング性という観点では、明らかに1出力しかないものに比べて不利になってしまう。

【0020】従来のCDS/AGC回路部でのアナログ的な調整や、A/D変換後の出力で両チャンネルを合わせ込むデジタル的な調整等、単なるマニュアル的な調整方法では、製造工程上でかなり合わせ込んだとしても、環境の変化によって、例えばVR抵抗そのものの値も変わってくるし、CDS/AGC回路の温度特性の傾向も完全に2つのものが一致する可能性は極めて低い。

【0021】通常この様な撮像素子の読み出し方法を行った場合、左右両出力の相対精度としては±1%を超えるようだと、画面上でその境界のアンバランスがはつきりと解ってしまう。

【0022】従って、本発明は上述した課題に鑑みてなされたものであり、その目的は、撮像素子の複数の出力端子から同時に出力される画像データーのアンバランスを自動的に補正することができる撮像装置及びその制御方法及び記憶媒体を提供することである。

#### 【0023】

【課題を解決するための手段】上述した課題を解決し、目的を達成するために、本発明に係わる撮像装置は、被写体像を電気信号に変換すると共に、該電気信号を出力するための複数の出力端子を有する撮像手段と、該複数の出力端子からそれぞれ出力された複数の出力信号間の相関関係に基づいて、前記複数の出力端子から出力された出力信号に対して補正処理を行う補正手段とを有することを特徴としている。

【0024】また、この発明に係わる撮像装置において、前記補正手段は、前記複数の出力端子からそれぞれ出力された複数の出力信号を処理する処理手段と、前記複数の出力信号に対して、その相関関係を判別し、判別結果に応じて前記処理手段を制御する制御手段とを含むことを特徴としている。

【0025】また、この発明に係わる撮像装置において、前記処理手段からの出力信号を合成して1枚の撮像画面を生成する画像合成手段を更に有することを特徴としている。

【0026】また、この発明に係わる撮像装置において、前記制御手段は、前記処理手段から順次出力される複数の画像処理データーを、夫々所定範囲にわたって平均化した結果に基づいて判別を行うことを特徴としている。

【0027】また、この発明に係わる撮像装置において、前記制御手段は、前記複数の出力端子から順次出力される複数の画像処理データーに対して、夫々相関演算を行うことを特徴としている。

【0028】また、本発明に係わる撮像装置は、被写体像を電気信号に変換すると共に、該電気信号を出力する

ための複数の出力端子を有する撮像手段と、該複数の出力端子からそれぞれ出力された複数のデーターのうち、一部のデーターの相関関係に基づいて、前記複数の出力端子からの出力信号に対して補正処理を行う補正手段とを有することを特徴としている。

【0029】また、この発明に係わる撮像装置において、前記補正手段は、前記複数の出力端子からそれぞれ出力された複数の出力信号を処理する処理手段と、前記複数の出力端子から順次出力された複数のデーターの一部を選択的に取り込むデーター取り込み手段と、該データー取り込み手段で取り込んだ複数のデーターに対してその相関関係を判し、判別結果に応じて前記処理手段を制御する制御手段とを含むことを特徴としている。

【0030】また、この発明に係わる撮像装置において、前記処理手段からの出力信号を合成して1枚の撮像画像を生成する画像合成手段を更に有することを特徴としている。

【0031】また、この発明に係わる撮像装置において、前記制御手段は、前記データー取り込み手段で取り込んだ複数のデーターを、夫々平均化した結果に基づいて判別を行うことを特徴としている。

【0032】また、この発明に係わる撮像装置において、前記制御手段は、前記データー取り込み手段で取り込んだ複数のデーターに対して、夫々相関演算を行うことを特徴としている。

【0033】また、本発明に係わる撮像装置は、被写体像を電気信号に変換すると共に、該電気信号を出力するための複数の出力端子を有する撮像手段と、該撮像手段の複数の出力端子から出力される複数の出力信号を処理する処理手段と、該処理手段からの出力信号を合成して1枚の撮影画像を生成する画像合成手段と、少なくともキャリブレーションを自動実行する第1のモードと、通常の撮影を実行する第2のモードに切り替えるモード設定手段と、該モード設定手段により前記第1のモードが選択されている場合に、前記複数の出力端子からそれぞれ出力された複数の出力信号に対して、その相関関係を判別する判別動作を実行し、前記モード設定手段により前記第2のモードが選択されている場合に、前記複数の出力端子から出力された複数の出力信号に対して、その相関関係を判別し、判別結果に基づいて前記処理手段を制御する制御手段とを備することを特徴としている。

【0034】また、本発明に係わる撮像装置は、被写体像を電気信号に変換すると共に、該電気信号を出力するための複数の出力端子を有する撮像手段と、該撮像手段の複数の出力端子から出力される複数の出力信号を処理する処理手段と、該処理手段からの出力信号を合成して1枚の撮影画像を生成する画像合成手段と、少なくともキャリブレーションを自動実行する第1のモードと、通常の撮影を実行する第2のモードに切り替えるモード設定手段と、該モード設定手段により前記第1のモードが

選択されている場合に、前記複数の出力端子からそれぞれ出力された複数の出力信号に対して、その相関関係を判別する判別動作を実行し、その判別結果を撮影者に報告する制御手段とを具備することを特徴としている。

【0035】また、本発明に係わる撮像装置は、被写体像を電気信号に変換すると共に、該電気信号を出力するための複数の出力端子を有する撮像手段と、該撮像手段の複数の出力端子から出力される複数の出力信号を処理する第1の処理手段と、該第1の処理手段からの複数の出力信号を順次画像データーとして記憶する第1の記憶手段と、前記第1の処理手段から順次出力される複数の画像データーの一部を記憶する第2の記憶手段と、前記第1の記憶手段に記憶されている複数の画像データーを読み出して処理する第2の処理手段と、該第2の処理手段からの複数の出力を合成して1枚の撮影画像を生成する画像合成手段と、該第2の記憶手段に記憶されている複数のデーターの相関関係を判別し、判別結果に応じて前記第2の処理手段の処理方法を制御する制御手段とを備することを特徴としている。

【0036】また、本発明に係わる撮像装置の制御方法は、被写体像を電気信号に変換すると共に、該電気信号を出力するための複数の出力端子を有する撮像手段と、前記複数の出力端子からそれぞれ出力された複数の出力信号を処理する処理手段とを備する撮像装置を制御するための撮像装置の制御方法であって、前記複数の出力信号に対して、その相関関係を判別し、判別結果に応じて前記処理手段を制御することを特徴としている。

【0037】また、本発明に係わる撮像装置の制御方法は、被写体像を電気信号に変換すると共に、該電気信号を出力するための複数の出力端子を有する撮像手段と、前記複数の出力端子からそれぞれ出力された複数の出力信号を処理する処理手段と、前記複数の出力端子から順次出力された複数のデーターの一部を選択的に取り込むデーター取り込み手段とを備する撮像装置を制御するための撮像装置の制御方法であって、前記データー取り込み手段で取り込んだ複数のデーターに対してその相関関係を判別し、判別結果に応じて前記処理手段を制御することを特徴としている。

【0038】また、本発明に係わる撮像装置の制御方法は、被写体像を電気信号に変換すると共に、該電気信号を出力するための複数の出力端子を有する撮像手段と、該撮像手段の複数の出力端子から出力される複数の出力信号を処理する処理手段と、該処理手段からの出力信号を合成して1枚の撮影画像を生成する画像合成手段と、少なくともキャリブレーションを自動実行する第1のモードと、通常の撮影を実行する第2のモードに切り替えるモード設定手段とを備する撮像装置を制御するための撮像装置の制御方法であって、前記モード設定手段により前記第1のモードが選択されている場合に、前記複数の出力端子からそれぞれ出力された複数の出力信号に

対して、その相関関係を判別する判別動作を実行し、前記モード設定手段により前記第2のモードが選択されている場合に、前記複数の出力端子から出力された複数の出力信号に対して、その相関関係を判別し、判別結果に基づいて前記処理手段を制御することを特徴としている。

【0039】また、本発明に係わる撮像装置の制御方法は、被写体像を電気信号に変換すると共に、該電気信号を出力するための複数の出力端子を有する撮像手段と、該撮像手段の複数の出力端子から出力される複数の出力信号を処理する処理手段と、該処理手段からの出力信号を合成して1枚の撮影画像を生成する画像合成手段と、少なくともキャリブレーションを自動実行する第1のモードと、通常の撮影を実行する第2のモードに切り替えるモード設定手段とを具備する撮像装置を制御するための撮像装置の制御方法であって、前記モード設定手段により前記第1のモードが選択されている場合に、前記複数の出力端子からそれぞれ出力された複数の出力信号に対して、その相関関係を判別する判別動作を実行し、その判別結果を撮影者に報告することを特徴としている。

【0040】また、本発明に係わる撮像装置の制御方法は、被写体像を電気信号に変換すると共に、該電気信号を出力するための複数の出力端子を有する撮像手段と、該撮像手段の複数の出力端子から出力される複数の出力信号を処理する第1の処理手段と、該第1の処理手段からの複数の出力信号を順次画像データーとして記憶する第1の記憶手段と、前記第1の処理手段から順次出力される複数の画像データーの一部を記憶する第2の記憶手段と、前記第1の記憶手段に記憶されている複数の画像データーを読み出して処理する第2の処理手段と、該第2の処理手段からの複数の出力を合成して1枚の撮影画像を生成する画像合成手段とを具備する撮像装置を制御するための撮像装置の制御方法であって、前記第2の記憶手段に記憶されている複数のデーターの相関関係を判別し、判別結果に応じて前記第2の処理手段の処理方法を制御することを特徴としている。

【0041】また、本発明に係わる記憶媒体は、被写体像を電気信号に変換すると共に、該電気信号を出力するための複数の出力端子を有する撮像手段と、前記複数の出力端子からそれぞれ出力された複数の出力信号を処理する処理手段とを具備する撮像装置を制御するための制御プログラムを格納した記憶媒体であって、前記制御プログラムが、前記複数の出力信号に対して、その相関関係を判別し、判別結果に応じて前記処理手段を制御する工程のコードを有することを特徴としている。

【0042】また、本発明に係わる記憶媒体は、被写体像を電気信号に変換すると共に、該電気信号を出力するための複数の出力端子を有する撮像手段と、前記複数の出力端子からそれぞれ出力された複数の出力信号を処理する処理手段と、前記複数の出力端子から順次出力され

た複数のデーターの一部を選択的に取り込むデーター取り込み手段とを具備する撮像装置を制御するための制御プログラムを格納した記憶媒体であって、前記制御プログラムが、前記データー取り込み手段で取り込んだ複数のデーターに対してその相関関係を判し、判別結果に応じて前記処理手段を制御する工程のコードを有することを特徴としている。

【0043】また、本発明に係わる記憶媒体は、被写体像を電気信号に変換すると共に、該電気信号を出力するための複数の出力端子を有する撮像手段と、該撮像手段の複数の出力端子から出力される複数の出力信号を処理する処理手段と、該処理手段からの出力信号を合成して1枚の撮影画像を生成する画像合成手段と、少なくともキャリブレーションを自動実行する第1のモードと、通常の撮影を実行する第2のモードに切り替えるモード設定手段とを具備する撮像装置を制御するための制御プログラムを格納した記憶媒体であって、前記制御プログラムが、前記モード設定手段により前記第1のモードが選択されている場合に、前記複数の出力端子からそれぞれ出力された複数の出力信号に対して、その相関関係を判別する判別動作を実行し、前記モード設定手段により前記第2のモードが選択されている場合に、前記複数の出力端子から出力された複数の出力信号に対して、その相関関係を判別し、判別結果に基づいて前記処理手段を制御する工程のコードを有することを特徴としている。

【0044】また、本発明に係わる記憶媒体は、被写体像を電気信号に変換すると共に、該電気信号を出力するための複数の出力端子を有する撮像手段と、該撮像手段の複数の出力端子から出力される複数の出力信号を処理する処理手段と、該処理手段からの出力信号を合成して1枚の撮影画像を生成する画像合成手段と、少なくともキャリブレーションを自動実行する第1のモードと、通常の撮影を実行する第2のモードに切り替えるモード設定手段とを具備する撮像装置を制御するための制御プログラムを格納した記憶媒体であって、前記制御プログラムが、前記モード設定手段により前記第1のモードが選択されている場合に、前記複数の出力端子からそれぞれ出力された複数の出力信号に対して、その相関関係を判別する判別動作を実行し、その判別結果を撮影者に報告する工程のコードを有することを特徴としている。

【0045】また、本発明に係わる記憶媒体は、被写体像を電気信号に変換すると共に、該電気信号を出力するための複数の出力端子を有する撮像手段と、該撮像手段の複数の出力端子から出力される複数の出力信号を処理する第1の処理手段と、該第1の処理手段からの複数の出力信号を順次画像データーとして記憶する第1の記憶手段と、前記第1の処理手段から順次出力される複数の画像データーの一部を記憶する第2の記憶手段と、前記第1の記憶手段に記憶されている複数の画像データーを読み出して処理する第2の処理手段と、該第2の処理手段

段からの複数の出力を合成して1枚の撮影画像を生成する画像合成手段とを具備する撮像装置を制御するための制御プログラムを格納した記憶媒体であって、前記制御プログラムが、前記第2の記憶手段に記憶されている複数のデーターの相関関係を判別し、判別結果に応じて前記第2の処理手段の処理方法を制御する工程のコードを有することを特徴としている。

【0046】

【発明の実施の形態】以下、本発明の好適な実施形態について説明するのであるが、その前に、本発明の実施形態の概要について説明する。

【0047】本発明の実施形態は、複数の出力を有する撮像素子を用いた場合に、その複数の出力間のアンバランスを自動的に補正するようにするものである。

【0048】そのために、撮像素子からの複数出力を別々に処理し、各出力毎の相関関係を判別して複数出力間のアンバランス量を算出すると共に、そのアンバランス量に基づく補正を実際の処理回路系に対して行う。

【0049】例えば、2つの出力を持つ撮像素子に対して、片方の出力から得られる信号をA、もう一方の信号をBとした場合、Aの信号出力の平均値、Bの信号出力の平均値及びAとBの信号出力を合わせた場合の平均値の関係から2つの出力のアンバランス量を自動的に算出する方法がある。

【0050】また、撮像素子からの複数出力を別々に処理し、各出力毎の特定範囲にある画像データーの相関関係を判別して複数出力間のアンバランス量を算出すると共に、そのアンバランス量に基づく補正を実際の処理回路系に対して行う。

【0051】例えば、2つの出力を持つ撮像素子に対して、片方の出力から得られる信号をA、もう一方の信号をBとした場合、撮像素子画面上の境界付近に位置する画素部分のみの信号をA及びBに対して取り出し、その2つの出力どうしの相関演算を行うことで2つの出力のアンバランス量を算出する方法がある。

【0052】また、撮像素子からの複数出力のアンバランス量を検出するために、カメラ等の本体を所定のキャリブレーションモードに設定する。

【0053】例えば、フィールド上で撮影者が定期的にキャリブレーションを実行する場合、カメラ本体の設定をそのモードに設定すると、カメラ内部では通常の撮影を行わず複数出力間のアンバランス量の算出のみを行う。このキャリブレーションモードで算出した複数出力間のアンバランス量を、実際の本撮影時に補正データーとして複数出力間に設定する方法がある。

【0054】また、撮像素子からの複数出力のアンバランス量を検出するために、カメラ等の本体を所定のキャリブレーションモードに設定し、その結果を撮影者に通告する。

【0055】例えば、撮影者は上記キャリブレーション

撮影時は本来一面が白の被写体を撮影するのが望ましいが、もし誤ってコントラスト差が画面全体に広がっている様な一般被写体を撮影した場合には、被写体として望ましくない等の警告を発生させる方法もある。

【0056】また、撮像素子からの複数出力を別々に処理し、まずその結果をメモリー等に一旦記憶する。このメモリーに記憶されているデーターの一部を使って各出力毎の相関関係をC P U等の演算で正確に判別し、複数出力間のアンバランス量を算出すると共に、そのアンバランス量に基づく補正を、メモリーから読み出した実際の補正データーに対して行う。

【0057】次に、本発明の具体的な実施形態を、添付図面を参照して詳細に説明する。

【0058】(第1の実施形態) 図1は、本発明の第1の実施形態の全体のハードウェア構成を示すブロック図である。

【0059】図1において、2つの出力(CH1及びCH2)を持つ撮像素子1は、ドライバー回路2によって駆動されることで所定の周波数で動作し、画面全体を縦に2分割する形で左右別々に撮影画像データーを出力する構成になっている。また、TG/SSG回路3は垂直同期信号VD及び水平同期信号HDを出力するタイミング発生回路で、同時に各回路ブロックへのタイミング信号を供給している。

【0060】撮像素子1の右半面の画像出力は、CH1出力を介してCDS/AGC回路5へ入力され、ここで既知の相関2重サンプリング等の方法を行うことで、CCD等の出力に含まれるリセットノイズ等を除去すると共に、所定の信号レベル迄出力を増幅するためのAGC回路を働かせる。このAGC後の出力をA/D変換回路7へ入力することで、デジタル信号に変換しAD-CH1なる出力を得る。

【0061】同様に撮像素子の左半面の画像出力は、CH2出力を介してCDS/AGC回路4へ入力され、ここで同様の相関2重サンプリング等の方法を行うことで、CCD等の出力に含まれるリセットノイズ等を除去すると共に、所定の信号レベル迄出力を増幅するためのAGC回路を働かせる。このAGC後の出力をA/D変換回路6へ入力することで、デジタル信号に変換しAD-CH2なる出力を得る。

【0062】この撮像素子1からの左右両出力を別々にデジタルデーターに変換した後、両出力を各々メモリーコントローラー8、10を介して、メモリー9、11に順々に記憶していく。

【0063】また、AD-CH1及びAD-CH2の出力は同時にアンバランス量算出回路18へ入力され、ここで後述する方法によって両出力のアンバランス量を演算すると共に、最適な補正量を決定する。

【0064】メモリーコントローラー8及び10は、通常時分割でメモリー9及び11に対する読み書きを連続

して実行できる様になっているため、撮像素子 1 からの出力をメモリーに書き込みながら、別のタイミングでメモリーに書き込んだデーターを書き込んだ順に読み出すことが可能である。

【0065】まず撮像素子 1 の CH1 側の出力に対しては、メモリーコントローラー 10 の制御によりメモリー 11 から連続してデーターを読み出し、オフセット調整回路 13 へ入力していく。ここでオフセット調整回路 13 のもう一方の入力には、アンバランス量算出回路 18 で算出設定された所定のオフセット出力 OF1 が接続されており、オフセット調整回路 13 内部で両信号の加算を行う。

【0066】次にこのオフセット調整回路 13 の出力は、ゲイン調整回路 15 へ入力されるが、ここでゲイン調整回路 15 のもう一方の入力には、アンバランス量算出回路 18 で算出設定された所定のゲイン出力 GN1 が接続されており、ゲイン調整回路 15 内部で両信号の乗算を行う。

【0067】同様に撮像素子 1 の CH2 側の出力に対しては、メモリーコントローラー 8 の制御によりメモリー 9 から連続してデーターを読み出し、オフセット調整回路 12 へ入力していく。ここでオフセット調整回路 12 のもう一方の入力には、アンバランス量算出回路 18 で算出設定された所定のオフセット出力 OF2 が接続されており、オフセット調整回路 12 内部で両信号の加算を行う。

【0068】次にこのオフセット調整回路 12 の出力は、ゲイン調整回路 14 へ入力されるが、ここでゲイン調整回路 14 のもう一方の入力には、アンバランス量算出回路 18 で算出設定された所定のゲイン出力 GN2 が接続されており、ゲイン調整回路 14 内部で両信号の乗算を行う。

【0069】この様にして、2つの出力間で生ずるアンバランス量をアンバランス量算出回路によって補正した後の画像データー出力を、画像合成回路 16 でもって1つの画像データーに変換（左右出力を1つの出力にする）し、次段のカラー処理回路 17 で所定のカラー処理（色補間処理やγ変換等）を行うものである。

【0070】次に全体の制御について説明する。

【0071】全体制御 CPU19 がモード設定手段 20 の設定状態を検出し、例えば撮影者によってキャリブレーションモード等にカメラ全体の設定がなされている状態では、全体制御 CPU19 がこれを検出して、アンバランス量算出回路 18 へこのことを指示する。

【0072】アンバランス量算出回路 18 では、撮影者によるリリーズ操作に応じて撮影した画像に対し、上述した様な方法でアンバランス量を算出するが、この時撮影画面全体がキャリブレーションに適さない様な場合

（例えば一面が均一ではない被写体を撮影者が選択した場合に、明らかに2つの出力間でのアンバランスではな

いと判断出来る様な場合等）には、表示・警告手段 21 により撮影者に現状の被写体が不適切な旨を伝達する構成になっている。従って、撮影者はこの結果をもって再度キャリブレーションに最適な撮影シーンを選択することになる。

【0073】次にアンバランス量算出回路 18 の具体的構成について、図 2 に示した回路図を参照して説明を行う。

【0074】図 2において、まず A/D 変換回路の出力である AD-CH1 及び AD-CH2 が、平均値算出回路 30、31、32 に入力される。ここで、この平均値算出回路で各画素毎のデーターをある所定範囲に渡って平均化するわけであるが、この領域設定を領域選択回路 33 で実行している。

【0075】この領域選択回路 33 は、図 1 に示した T G/S SG 回路 3 からの VD/HD 信号を基準として、撮像素子 1 から出力される各画素毎のデーターの有効範囲を決定し、各平均値算出回路で平均化するための入力信号を許可するタイミングを設定する。

【0076】例えば平均値算出回路 30 は、撮像素子のイメージ領域 42 に示した斜線部 a の部分に存在する各画素データーの平均値を算出し、また平均値算出回路 32 は、撮像素子のイメージ領域 42 に示した斜線部 b の部分に存在する各画素データーの平均値を算出する。

【0077】一方、平均値算出回路 31 は、撮像素子のイメージ領域 42 に示した斜線部 a と b の両方の部分に存在する各画素データーの平均値を算出する。

【0078】従ってこの場合、図 1 で示した撮像素子 1 の左半分に存在する所定範囲の画素データーの平均値、撮像素子 1 の右半分に存在する所定範囲の画素データーの平均値、並びに撮像素子 1 の左と右の両方に存在する所定範囲の画素データーの平均値を上記平均値算出回路 30、31、32 で算出することになる。

【0079】次に、この平均値算出回路 30、31、32 のそれぞれの出力を V2、V1+2、V1 とし、各出力を次段に接続されている除算回路 34、35 で各々除算を行う。

【0080】まず除算回路 34 では  $V1+2/V2$  なる演算を行い、この結果にほぼ比例した値を補正データー算出回路 38 から GN2 信号として出力する。同様に除算回路 35 では  $V1+2/V1$  なる演算を行い、この結果にほぼ比例した値を補正データー算出回路 39 から GN1 信号として出力する。

【0081】上記の方法で算出した GN1 及び GN2 なる信号出力は、それぞれ図 1 で示したゲイン調整回路 15 及び 14 に入力され、ここで両チャンネルからの出力レベルが一致する様に実際の補正を行う。

【0082】一方、この平均値算出回路 30、31、32 の各出力を次段に接続されている減算回路 36、37 で各々減算を行う。

【0083】まず減算回路36ではV1+2-V2なる演算を行い、この結果にほぼ比例した値を補正データー算出回路40からOF2信号として出力する。同様に減算回路37ではV1+2-V1なる演算を行い、この結果にほぼ比例した値を補正データー算出回路41からOF1信号として出力する。

【0084】上記の方法で算出したOF1及びOF2なる信号出力は、それぞれ図1で示したオフセット調整回路13及び12に入力され、ここで両チャンネルからの出力レベルが一致する様に実際の補正を行う。

【0085】上記の2つの方法は、あくまで撮像素子1から出力される画素データーの内、左半分に存在するある所定範囲のデーターの平均値、右半分に存在するある所定範囲のデーターの平均値、並びに左半分と右半分に存在するある所定範囲のデーターの平均値の各値を用いることで、撮像素子の2つの出力間のアンバランスを補正しようというものである。

【0086】上記の方法の場合、2つの出力間のデーターに対してゲイン調整を行う場合と、オフセット調整を行う場合との2種類が存在する訳であるが、この両方の方法を使ってアンバランス調整を行っても構わないし、何れか一方のみを選択してアンバランス調整を行っても構わない。

【0087】(第2の実施形態) 次に本発明の第2の実施形態について、図3に示す回路構成を参照して説明を行う。

【0088】図3において、まずA/D変換回路の出力であるAD-CH1及びAD-CH2が、図2と全く同様な平均値算出回路30, 32に入力される。ここで、この平均値算出回路で各画素毎のデーターをある所定範囲に渡って平均化するわけであるが、この領域設定を領域選択回路33で実行している。

【0089】この領域選択回路33は、図1に示したTG/SSG回路3からのVD/HD信号を基準として、撮像素子1から出力される各画素毎のデーターの有効範囲を決定し、各平均値算出回路で平均化するための入力信号を許可するタイミングを設定する。

【0090】例えば平均値算出回路30は、撮像素子のイメージ領域42に示した斜線部aの部分に存在する各画素データーの平均値を算出し、また平均値算出回路32は、撮像素子のイメージ領域42に示した斜線部bの部分に存在する各画素データーの平均値を算出する。

【0091】従ってこの場合、図1で示した撮像素子1の左半分に存在する所定範囲の画素データーの平均値、撮像素子1の右半分に存在する所定範囲の画素データーの平均値を上記平均値算出回路30, 32で算出することになる。

【0092】次に、この平均値算出回路30, 32のそれぞれの出力をV2, V1とし、各出力を次段に接続されている除算回路43で除算を行う。除算回路43ではV

2/V1なる演算を行い、この結果にほぼ比例した値を補正データー算出回路45からGN1信号として出力する。一方、固定出力発生回路47からは固定出力としてGN2信号を出力する。

【0093】上記の方法で算出したGN1及びGN2なる信号出力は、それぞれ図1で示したゲイン調整回路15及び14に入力され、ここで両チャンネルからの出力レベルが一致する様に実際の補正を行う。

【0094】一方、この平均値算出回路30, 32の各出力を、次段に接続されている減算回路44で減算を行う。

【0095】まず減算回路44ではV2-V1なる演算を行い、この結果にほぼ比例した値を補正データー算出回路46からOF1信号として出力する。一方、固定出力発生回路48からは固定出力としてOF2信号を出力する。

【0096】上記の方法で算出したOF1及びOF2なる信号出力は、それぞれ図1で示したオフセット調整回路13及び12に入力され、ここで両チャンネルからの出力レベルが一致する様に実際の補正を行う。

【0097】上記の2つの方法は、あくまで撮像素子から出力される画素データーの内、左半分に存在するある所定範囲のデーターの平均値、右半分に存在するある所定範囲のデーターの平均値の関係を用いることで、撮像素子の2つの出力間のアンバランスを補正しようというものである。

【0098】第1の実施形態の場合と同様に、上記の方法の場合、2つの出力間のデーターに対してゲイン調整を行う場合と、オフセット調整を行う場合との2種類が存在する訳であるが、この両方の方法を使ってアンバランス調整を行っても構わないし、何れか一方のみを選択してアンバランス調整を行っても構わない。

【0099】(第3の実施形態) 次に本発明の第3の実施形態について、図4に示す回路構成を参照して説明を行う。

【0100】図4において、まずA/D変換回路の出力であるAD-CH1及びAD-CH2が、メモリーコントローラー53, 52を介してそれぞれメモリー55, 54へ転送される構成になっている。

【0101】ここで、このメモリーコントローラーを介してメモリーに記憶する撮像素子データーの範囲は、タイミング発生回路50で決まる所定タイミングで決定され、この場合図5のa, bで示した縦方向のブロック列データーである。このa, bで示したブロック内には、撮像素子の色フィルター配列で決まる各色データー(この場合G/R/B/G)が含まれている。

【0102】従って、メモリーコントローラー53, 52を介してメモリー55, 54からのデーターを各ブロック毎に読み出し、このブロック内の各色を次段の輝度信号生成回路57及び56で単純な加算を行って簡易の

輝度信号を生成する。

【0103】 $Y = R + 2G + B$  この輝度信号生成回路 57, 56 で生成した輝度信号を、図 5 の Y 方向に沿って順々に読み出していき、更にこの読み出し方向 (Y 方向) に対して 1 次元のローパスフィルター等の処理をローパスフィルター 59, 58 で行った結果をグラフに表すと、図 5 のグラフ A 及びグラフ B の実線で表された様な結果となる。

【0104】次にこのローパスフィルター回路 59, 58 の出力を、それぞれオフセット加算回路 63, 62 に入力するが、このオフセット加算回路のもう一方の入力はオフセット設定回路 60 の出力と接続している。

【0105】最初の初期状態ではオフセット設定回路 60 の出力は 0 で、この状態でまずオフセット加算回路 63, 62 の出力を次段の相関演算回路 64 へ入力し、ここで相関演算を行う。

【0106】ここでこの相関演算の方法としては、例えば図 5 の撮像素子画面上の中央境界部分の左側に位置しているブロック a の各輝度データーを  $I_a(i)$  、右側に位置しているブロック b の各輝度データーを  $I_b(i)$  とした場合、 $P = \sum |I_a(i) - I_b(i)|$  なる計算式で算出するものとする。

【0107】この相関演算の結果を全体判別回路 51 で判別し、相関が未だ不充分であると判断した場合には、オフセット設定回路 60 により所定のオフセット量を算出しそれぞれオフセット加算回路へ供給する。

【0108】例えば図 5 のグラフ A 及びグラフ B では、 $I_a(i)$  に対して + のオフセット量を加算し、 $I_b(i)$  に対して - のオフセット量を加算しているが、このオフセット加算後の結果を再度相関演算回路 64 で相関演算し、その結果を全体判別回路 51 で判断する。

【0109】相関演算結果が充分であると判断した場合は、両出力の結果がかなり合っていると判断できるので、この時設定したオフセット設定回路 60 の出力 OF1 及び OF2 を図 1 のオフセット調整回路 13, 12 へ入力し、撮像素子の 2 チャンネル出力間のアンバランスを補正する。

【0110】次にこのローパスフィルター回路 59, 58 の出力を、それぞれゲイン乗算回路 66, 65 に入力するが、この乗算回路のもう一方の入力はゲイン設定回路 61 の出力と接続している。

【0111】最初の初期状態ではゲイン設定回路 61 の出力は 1 で、この状態でまずゲイン乗算回路 66, 65 の出力を次段の相関演算回路 67 へ入力し、ここで相関演算を行う。

【0112】ここでこの相関演算の方法としては、例えば図 5 の撮像素子画面上の中央境界部分の左側に位置しているブロック a の各輝度データーを  $I_a(i)$  、右側に位置しているブロック b の各輝度データーを  $I_b(i)$  とした場合、

$$P = \sum |I_a(i) \times I_b(i)|$$

なる計算式で算出する方法が一例として考えられる。

【0113】この相関演算の結果を全体判別回路 51 で判別し、相関が未だ不充分であると判断した場合には、ゲイン設定回路 61 でもって所定のゲイン量を算出しそれぞれゲイン乗算回路へ供給する。

【0114】相関演算結果が充分であると判断した場合は、両出力の結果がかなり合っていると判断できるので、この時設定したゲイン設定回路 61 の出力 GN1 及び GN2 を図 1 のゲイン調整回路 15, 14 へ入力し、撮像素子の 2 チャンネル出力間のアンバランスを補正する。

【0115】この様に上記の 2 つの方法は、あくまで撮像素子から出力される画素データーの内、左半分に存在するある所定範囲のデーター、右半分に存在するある所定範囲のデーターの相関関係を判断し、それに応じて所定のオフセット量ないしはゲイン量を設定することで、撮像素子の 2 つの出力間のアンバランスを補正しようというものである。

【0116】なお、本実施形態では輝度信号生成回路後の出力に対してローパスフィルター処理を行っているが、この方法以外にバンドパスフィルター処理を行った結果に対して相関演算を行う方法や、もう少し高度な条件判断（例えば部分的な領域を選択する）を加えて左右のアンバランス量を調整する方法が考えられる。

【0117】また第 1 の実施形態と同様に、上記の方法の場合、2 つの出力間のデーターに対してゲイン調整を行う場合と、オフセット調整を行う場合との 2 種類が存在する訳であるが、この両方の方法を使ってアンバランス調整を行っても構わないし、何れか一方のみを選択してアンバランス調整を行っても構わない。

【0118】（第 4 の実施形態）次に本発明の第 4 の実施形態について、図 6 に示す回路構成を参照して説明を行う。

【0119】図 6において、(a) は撮像素子からの読み出しを上下 2 分割にした場合の構造を示したもので、撮像素子 70 から読み出される上半分の出力は、CDS / AGC 回路 71 を介して A/D コンバーター 73 でデジタルデーターに変換された後、例えば図 1 のメモリーコントローラー 8 へ入力される。

【0120】同様に、撮像素子 70 から読み出される下半分の出力は、CDS / AGC 回路 72 を介して A/D コンバーター 74 でデジタルデーターに変換された後、例えば図 1 のメモリーコントローラー 10 へ入力される。

【0121】また、(b) は撮像素子からの読み出しを上下左右 4 分割にした場合の構造を示したもので、撮像素子 75 から読み出される左上 1/4 分の出力は、CDS / AGC 回路 76 を介して A/D コンバーター 80 でデジタルデーターに変換された後、例えば図 1 のメモリーコントローラー 10 へ入力される。

—コントローラへ入力される。

【0122】撮像素子75から読み出される右上1/4分の出力は、CDS/AGC回路77を介してA/Dコンバーター81でデジタルデータに変換された後、同様にメモリーコントローラへ入力される。

【0123】撮像素子75から読み出される右下1/4分の出力は、CDS/AGC回路78を介してA/Dコンバーター82でデジタルデータに変換された後、例えば図1のメモリーコントローラへ入力される。

【0124】同様に、撮像素子75から読み出される左下1/4分の出力は、CDS/AGC回路79を介してA/Dコンバーター83でデジタルデータに変換された後、同様にメモリーコントローラへ入力される。

【0125】なお、上記の実施形態では、撮像手段が撮像素子1に、補正手段がアンバランス量算出回路18及び調整回路12～15に、処理手段及び第2の処理手段が調整回路12～15に、制御手段がアンバランス量算出回路18に、第1の処理手段がCDS/AGC、A/D4～7に、データとり込み手段が領域選択回路33にそれぞれ対応している。

【0126】また、本発明における撮像手段とは、撮像素子単体あるいは撮像素子単体に周辺の処理回路を附加したハイブリッドタイプの回路等を含むものである。

【0127】

【他の実施形態】なお、本発明は、複数の機器（例えばホストコンピュータ、インターフェイス機器、リーダ、プリンタなど）から構成されるシステムに適用しても、一つの機器からなる装置（例えば、複写機、ファクシミリ装置など）に適用してもよい。

【0128】また、本発明の目的は、前述した実施形態の機能を実現するソフトウェアのプログラムコードを記録した記憶媒体（または記録媒体）を、システムあるいは装置に供給し、そのシステムあるいは装置のコンピュータ（またはCPUやMPU）が記憶媒体に格納されたプログラムコードを読み出し実行することによっても、達成されることは言うまでもない。この場合、記憶媒体から読み出されたプログラムコード自体が前述した実施形態の機能を実現することになり、そのプログラムコードを記憶した記憶媒体は本発明を構成することになる。また、コンピュータが読み出したプログラムコードを実行することにより、前述した実施形態の機能が実現されるだけでなく、そのプログラムコードの指示に基づき、コンピュータ上で稼働しているオペレーティングシステム(OS)などが実際の処理の一部または全部を行い、その処理によって前述した実施形態の機能が実現される場合も含まれることは言うまでもない。

【0129】さらに、記憶媒体から読み出されたプログラムコードが、コンピュータに挿入された機能拡張カードやコンピュータに接続された機能拡張ユニットに備わるメモリに書き込まれた後、そのプログラムコードの指示

に基づき、その機能拡張カードや機能拡張ユニットに備わるCPUなどが実際の処理の一部または全部を行い、その処理によって前述した実施形態の機能が実現される場合も含まれることは言うまでもない。

【0130】

【発明の効果】以上説明したように、本発明によれば、撮像素子の複数出力端子から同時に outputされる画像データそのものから、複数出力同士のアンバランス量を算出することが出来るので、製造工程で複数出力間の出力レベルを調整した後の、環境変化等で変動した出力アンバランスを自動的に補正することが可能となり、撮影画面上に現われる段差等の不連続性を見かけ上なくすことが可能となる。

【0131】また、撮像素子の複数出力端子から同時に outputされる画像データの一部から、複数出力同士のアンバランス量を算出することが出来るので、製造工程で複数出力間の出力レベルを調整した後の、環境変化等で変動した出力アンバランスをより正確且つ自動的に補正することが可能となり、撮影画面上に現われる段差等の不連続性を見かけ上なくすことが可能となる。

【0132】また、撮像素子の複数出力端子から同時に outputされる画像データのアンバランス量を判別するための撮影モードを有していることから、撮影者が事前にその撮影モードでの撮影を実行してくれさえすれば、複数出力毎のアンバランス量を容易に判別することが出来、その判別結果により実際の撮影時の撮影画像に対する不連続性を取り除くことが可能となる。

【0133】また、撮像素子の複数出力端子から同時に outputされる画像データのアンバランス量を判別するための撮影モードを有していることから、撮影者が事前にその撮影モードでの撮影を実行した場合において、撮影シーンが不適切であることを警告することが出来、撮影者に適切なキャリプレーションのための撮影を促すことが出来る。

【0134】また、撮像素子の複数出力端子から同時に outputされる画像データを一旦メモリーに記憶した後、そのメモリーデーターの一部を使用して複数出力どうしのアンバランス量を算出することが出来るので、製造工程で複数出力間の出力レベルを調整した後の、環境変化等で変動した出力アンバランスをCPU等の演算を使って時間をある程度かけながら正確に且つ自動的に補正することが可能となり、撮影画面上に現われる段差等の不連続性を見かけ上なくすことが可能となる。

【図面の簡単な説明】

【図1】本発明の第1乃至第3の実施形態に係る全体システムの構成図である。

【図2】本発明の第1の実施形態に係る具体的な回路構成を表した図である。

【図3】本発明の第2の実施形態に係る具体的な回路構成を表した図である。

【図4】本発明の第3の実施形態に係る具体的回路構成を表した図である。

【図5】本発明の第3の実施形態に係る撮像素子からの出力補正の考え方を説明した図である。

【図6】本発明の第4の実施形態に係る撮像素子の具体的構成を示した図である。

【図7】本発明の実施形態全体に係る撮像素子の読み出

し原理を表した図である。

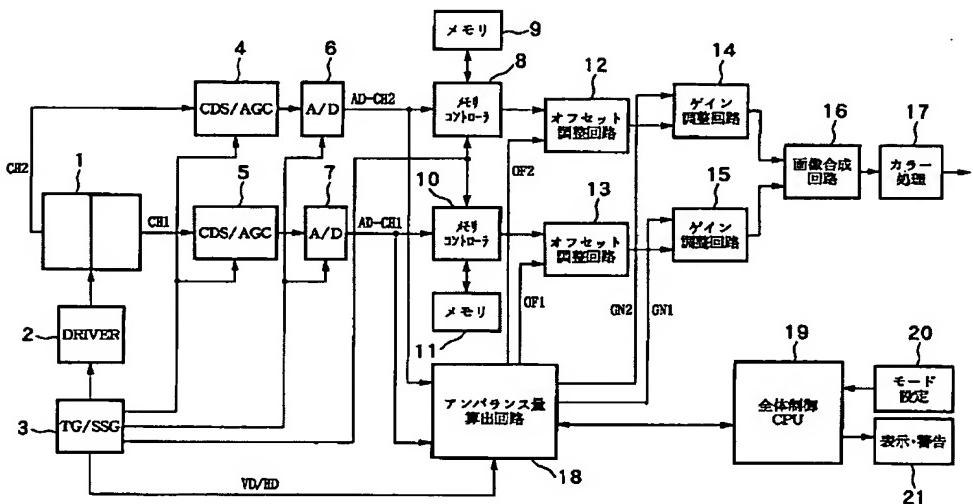
【図8】従来のカメラシステムの全体構成を示した図である。

【符号の説明】

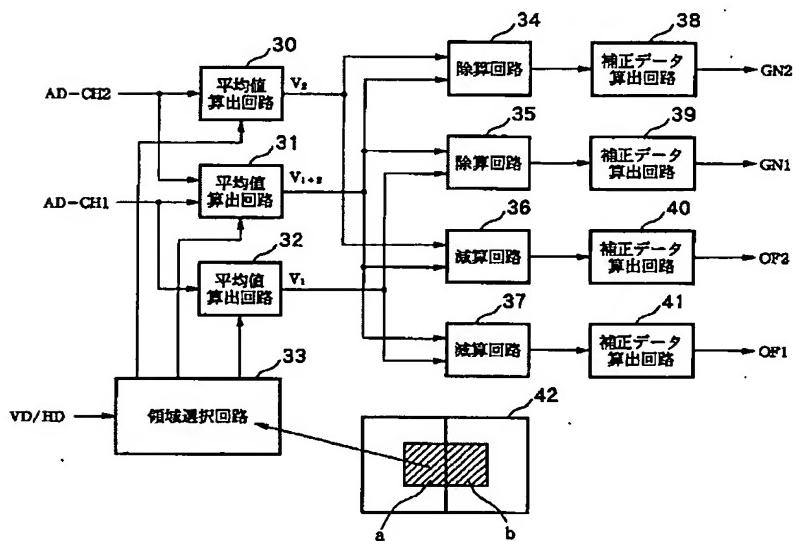
1, 70, 75 撮像素子

42 撮像素子のイメージ領域

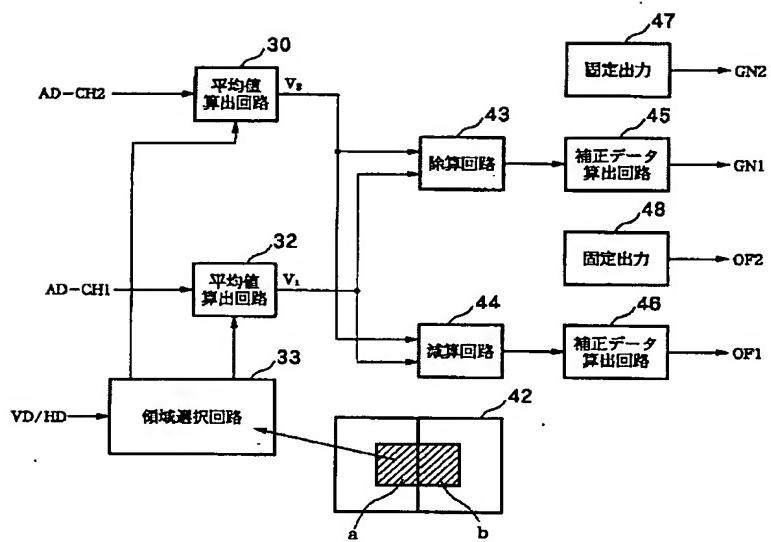
【図1】



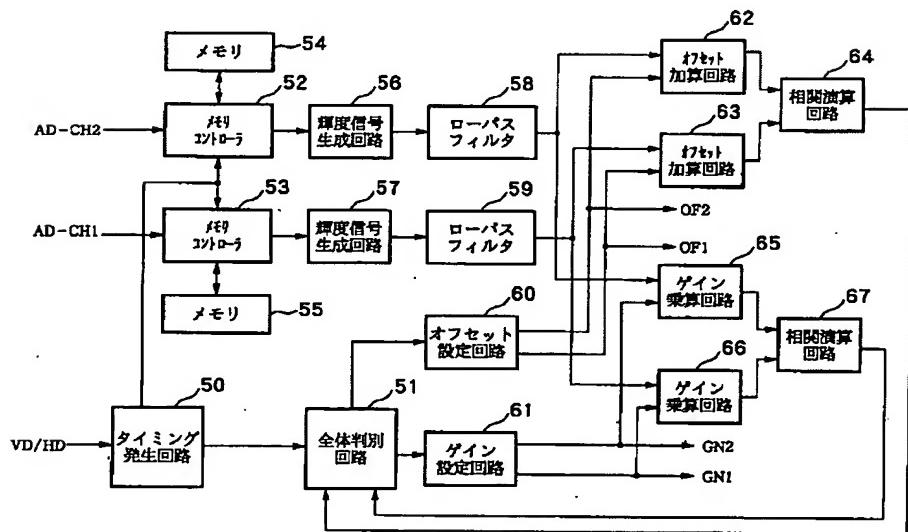
【図2】



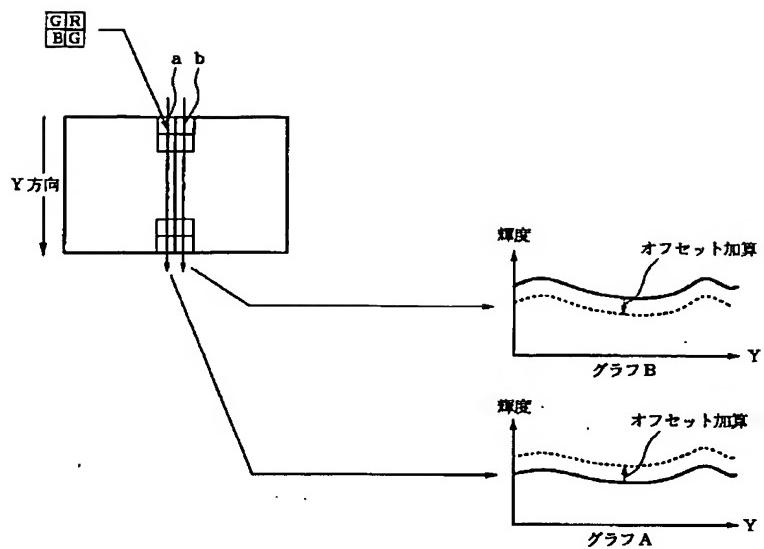
【図 3】



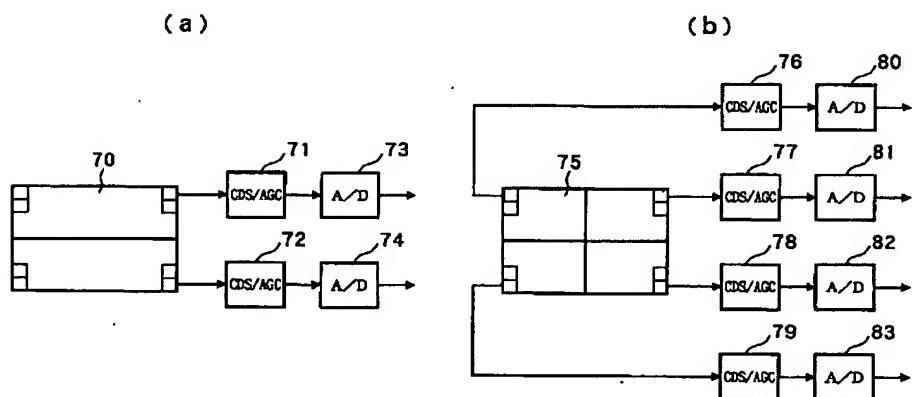
【図 4】



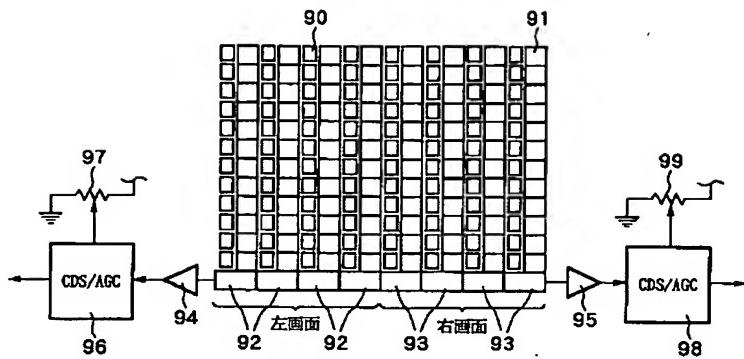
【図5】



【図6】



【図7】



【図8】

